

広島経済大学教員情報

基本情報

所属	経済学部 ビジネス情報学科	氏名	伊藤 則之 Ito Noriyuki
職名	教授	E-Mail	n.ito0255@hue.ac.jp
		ホームページ	



■ 学歴・取得学位

1982年 3月	京都大学工学部情報工学科卒業 工学士
2011年 3月	筑波大学大学院システム情報工学研究科博士後期課程修了 博士（工学）

■ 主な職歴

1982年 4月	富士通株式会社 電算機事業本部DA開発部
1985年 10月	米国富士通アメリカ（1987年 10月まで）
2001年 3月	富士通株式会社 コンピュータ事業本部第2CAD開発部 部長
2011年 4月	広島経済大学 教授（現在に至る）

教育活動

■ 主な担当授業科目

○学 部： コンピュータ基礎Ⅰ・Ⅱ、情報処理論Ⅰ、情報処理演習B、入門ゼミⅠ・Ⅱ

■ 教育上の特記事項

- 教科書・教材：
- 教育活動：コンピュータやソフトウェアについて、図を多用してわかりやすく授業する。
- 免許・資格：

研究活動

■ 研究分野

研究分野	情報工学
主な研究テーマ	コンピュータ設計、CADシステム、支援ソフトウェア、情報システム
キーワード	プロセッサ、LSI設計、CAD、ソフトウェア開発

■ 主な著書・論文等

論文	A Physical Design Methodology for 1.3GHz SPARC64 Microprocessor (共著), International Conference on Computer Design, pp.204-210, 2003.
論文	2.16GHz SPARC64 マイクロプロセッサ設計用タイミング・レイアウト設計手法 (共著), 情報処理学会 DA シンポジウム, pp.255-260, 2005.
論文	Delay defect screening for a 2.16GHz SPARC64 microprocessor (共著), 11th Asia and South Pacific Design Automation Conference, pp.342-347, 2006.
論文	Diagonal routing in high performance microprocessor design (共著), 11th Asia and South Pacific Design Automation Conference, pp.624-629, 2006.
論文	Design methodology for 2.4GHz dual-core microprocessor (共著), 12th Asia and South Pacific Design Automation Conference, pp.896-901, 2007.
論文	S P A R C 6 4™ プロセッサ設計用 C A D システムの開発 (共著)、電子情報通信学会論文誌、Vol.J92-D, No.9, pp.1495-1507, 2009.

■ 大学就任以前の主な業務上の実績

1994年～1996年	サーバ GS8600 および GS8800 の設計用 CAD システムの開発
1996年～2008年	UNIX サーバ PRIMEPOWER 設計用 CAD システムの開発
2008年～2010年	スーパーコンピュータ「京」開発用 CAD システムの開発

■ 主な所属学会

情報処理学会、電子情報通信学会

■ 受賞等

2005年 8月	経済産業省 第一回ものづくり日本大賞 優秀賞 (計8名での共同受賞)
2006年 8月	情報処理学会システム LSI 設計技術研究会 優秀論文賞
2007年 1月	Asia and South Pacific Design Automation Conference ベストペーパー候補
2007年 3月	情報処理学会 山下記念研究賞

■ 研究助成金による研究

○

社会活動

○学会および団体等の委員 1998年 日本電子機械工業会 半導体技術ロードマップ委員会 WG1:設計委員 (在任2年) 2004年 情報処理学会 システム LSI 設計技術研究会 運営委員 (在任3年) 2006年 情報処理学会 DA シンポジウム 運営幹事
--

大学運営活動

--	--